



어보브반도체 부문별 엔지니어, 마케터 모집

당신의 꿈과 젊은 생각이 세상을 더 나은 미래로 만듭니다.
 젊음과 생동감이 넘치는 세상을 만들어갈 역량 있는 인재 여러분의 많은 지원 바랍니다.

모집 부문

채용부문	업무내용	자격요건	근무지
반도체 응용설계 엔지니어	<ul style="list-style-type: none"> 8051 프로그램 개발 ARM 프로그램 개발 기타 응용 실무 PCB 디자인 MCU 개발 업무 고객 지원 업무 주요 개발 제품군 : Home Appliance, Mobile, Smart Consumer 	<ul style="list-style-type: none"> 전공 : 전자/전기 및 반도체 관련 학과 학력 및 경력 : 학사 학위 이상, 신입 개발도구 <ul style="list-style-type: none"> C언어 Keil C-컴파일러 IAR 컴파일러 기타 	서울
반도체 마케터	Generals <ol style="list-style-type: none"> 신상품 기획 담당 응용분야 시장 및 경쟁사 분석 (주로 MCU 제품임) 담당 제품 프로모션 및 관련 Material 작성 매출실적 / 채널 분석 / 고객 Project 진행 촉진 마케팅 부서 업무 협업 (공통) Open position <ol style="list-style-type: none"> Home Appliance 및 Smart Consumer 응용 분야 시장 분석 및 신제품 기획 <ul style="list-style-type: none"> 응용분야 (3.3V and below, Low power, Measurement) Home Appliance Main/Display Control, Smart Home, Motor Control, 각종 Battery Operated Device 응용, IoT, Medical, Entertainment, Audio/Video Device, Security, Edge AI, etc. 	<ul style="list-style-type: none"> 전공 : 이공계(전자, 전기, 반도체 등 우대) 학력 및 경력 : 학사 학위 이상, 신입 Requirements & Expectations <ol style="list-style-type: none"> 전기전자회로 및 마이크로 컨트롤러에 대한 전반적인 이해 반도체 마케팅 업무 수행에 대한 열정과 창의적 아이디어 발굴 역량 보유 반도체 신제품 기획 및 시장분석에 대한 역량 보유 대외 부서 협업 및 커뮤니케이션 역량 보유 [우대사항] <ol style="list-style-type: none"> 영어 능통 오피스 툴 능통 	서울
MCU 반도체 디지털설계	8bit, 32-bit MCU Design <ul style="list-style-type: none"> Verilog HDL coding 및 simulation Cadence, Synopsys EDA tool 사용 (Incisive, Design Vision Synthesis, STA, ATPG, Formality 등) FPGA 검증 (Altera, Xilinx, C coding) 	<ul style="list-style-type: none"> 전공 : 전자/전기 및 반도체 관련 학과 학력 및 경력 : 석사 이상[신입] - 전문연구요원 병특 가능 	서울
IP 설계	전자회로 설계 <ul style="list-style-type: none"> DATA Converter Clock Generator Operational Amplifier Switching Mode Power Supply Power management IC 	<ul style="list-style-type: none"> 전공 : 전자/전기/반도체 관련 학과 경력구분 <ul style="list-style-type: none"> 신입: [석사 이상] - 전문연구요원 병특 가능 경력 : [학사 이상] 우대사항 <ul style="list-style-type: none"> 양산 경험자 박사학위 소지자 고정밀/Low Noise 설계 경력자 PMIC, SMPS 설계 경력자 	서울
테스트 엔지니어 (TEST Engineer)	A. Test Data 정리 / 분석 (Histogram / CPK) B. Test Yield 개선 및 관리 C. Low Yield 검증 / 불량 분석 등 D. Test Program 개발	A. 학력 및 경력 : 학사 신입 B. 전공 : 전자/반도체 관련 학과 [우대사항] C, C++, Visual basic 등 Programming 가능자	본사 (충북 오창)
Full Chip Backend Design Engineer	<ul style="list-style-type: none"> Full Chip Backend Design 8-bit/32-bit MCU full chip P&R Driver IC P&R Physical Verification 사용 Tool : Synopsys IC Compiler, IC Compiler2, Laker, Mentor Calibre, ANSYS Redhawk 등 	<ul style="list-style-type: none"> 학력 : 대졸 이상 경력 : 신입/경력 전공 필수 사항 <ul style="list-style-type: none"> 전기/전자공학/반도체 관련 학사 이상의 학위 취득자 	본사 (충북 오창)

근무지

서울 : 서울시 강남구 영동대로 330 (대치동) 총회회관 7~9층
 본사 : 충북 청주시 청원구 오창읍 각리 1길 93 [오창과학단지 내]

채용 절차

서류전형 > 인적성검사 > 면접전형 > 채용검진 > 최종합격

입사지원 : 사람인 온라인지원

- [삼성전자 채용박람회] 어보브반도체 부문별 엔지니어, 마케터

제출 서류

- 공통 : 이력서 및 자기소개서 (자유 형식)
- 신입 : 학(석)사 성적 증명서 필수제출
- 경력기술서 또는 포트폴리오(해당자에 한함)

제출기한 : 10월 26일(화)

홈페이지 : www.abov.co.kr